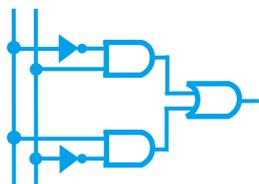




KL-310

進階數位邏輯實驗器



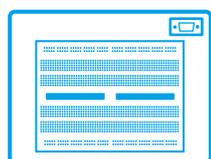
涵蓋不同層次的課程

結合組合邏輯電路、順序邏輯電路、微電腦電路，以及常用的應用電路，提供完整的邏輯電路實驗。



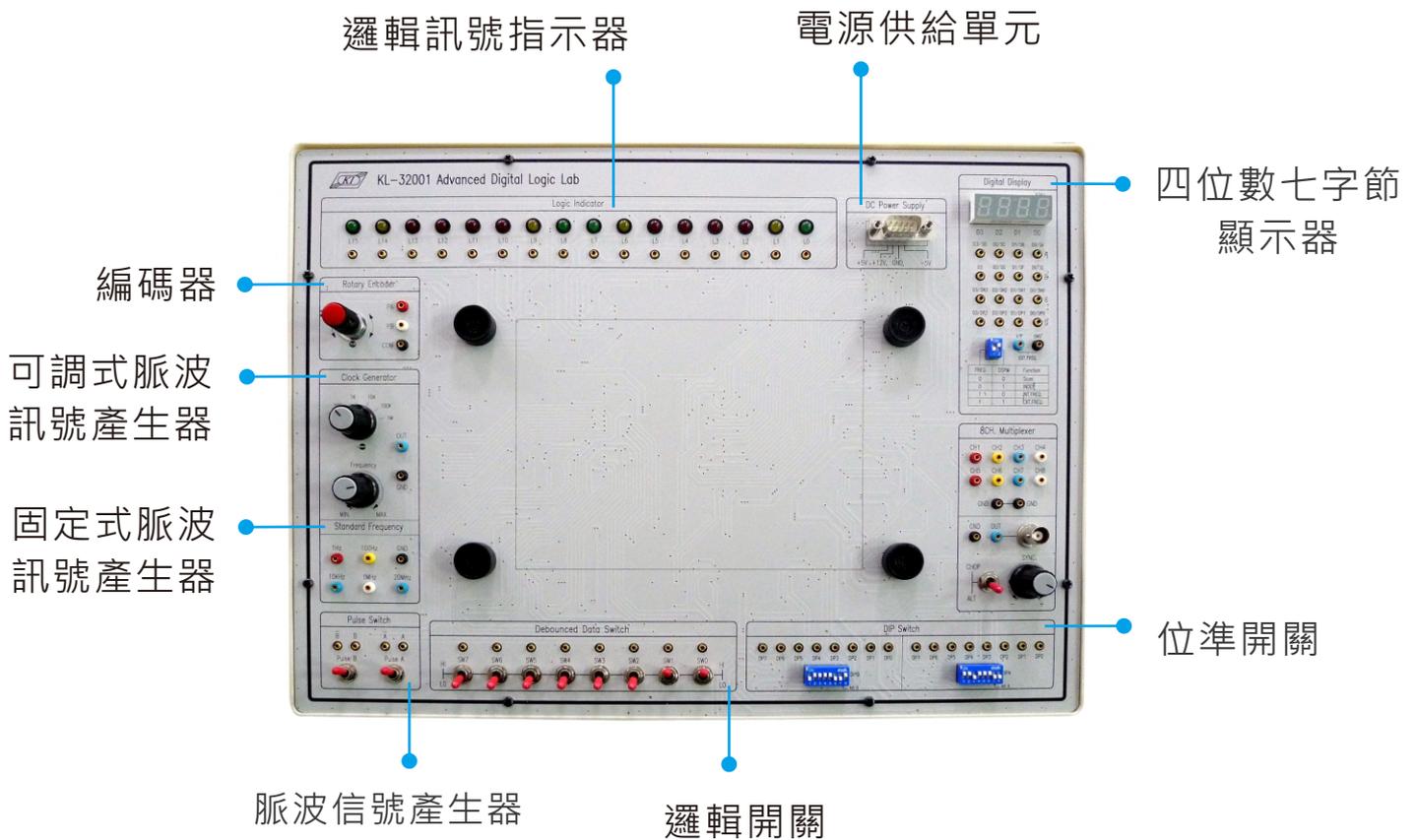
FPGA/CPLD邏輯電路設計

實驗器採用FPGA/CPLD邏輯電路設計，每一片模組都有使用緩衝電路加強保護，並由主機提供所需電源，避免實驗中輸入錯誤電源。



Universal CPLD & breadboard

使用者可以利用CPLD萬用麵包板實現自己的電路，做出更多類比電路及數位電路的設計開發。



實驗內容

- 組合邏輯電路實驗
- 算術邏輯/三態閘電路結構特性/數碼轉換電路實驗
- 編碼/解碼器和多工/解多工器電路實驗
- 正反器、順序邏輯和計數器電路實驗
- 振盪器、脈衝產生器、上數/下數計數器電路實驗
- 記憶體電路、矩陣掃描控制電路、DAC/ADC和MCU介面電路實驗
- 數位/類比計時器、時鐘脈衝產生電路實驗
- 連續比較式、連續漸進式(SAC)和雙斜率式類比-數位轉換電路實驗
- 步進馬達定位控制專題實驗
- 精準的數位時基訊號產生器
- CPLD萬用實驗發展模組

