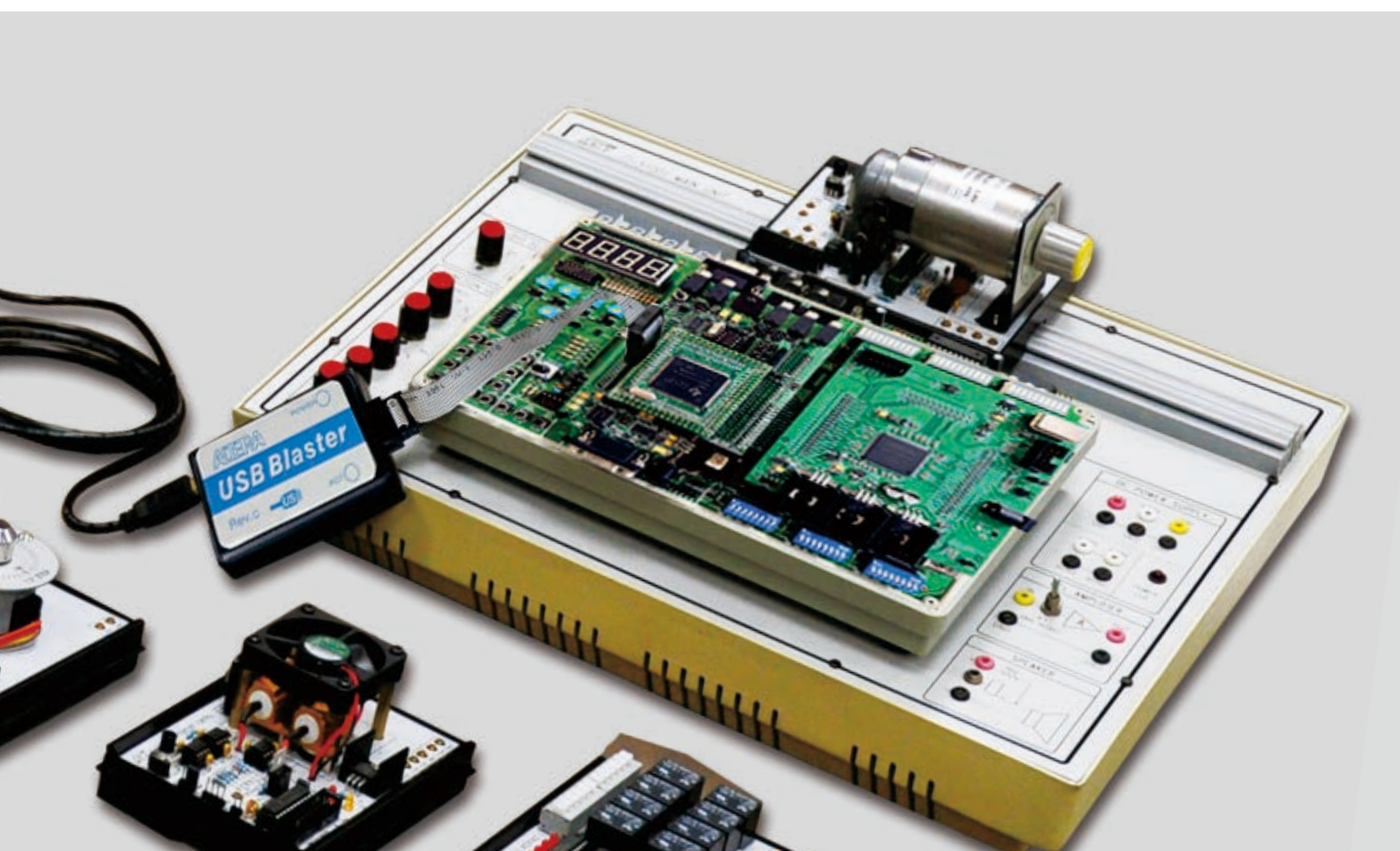




## CIC-510

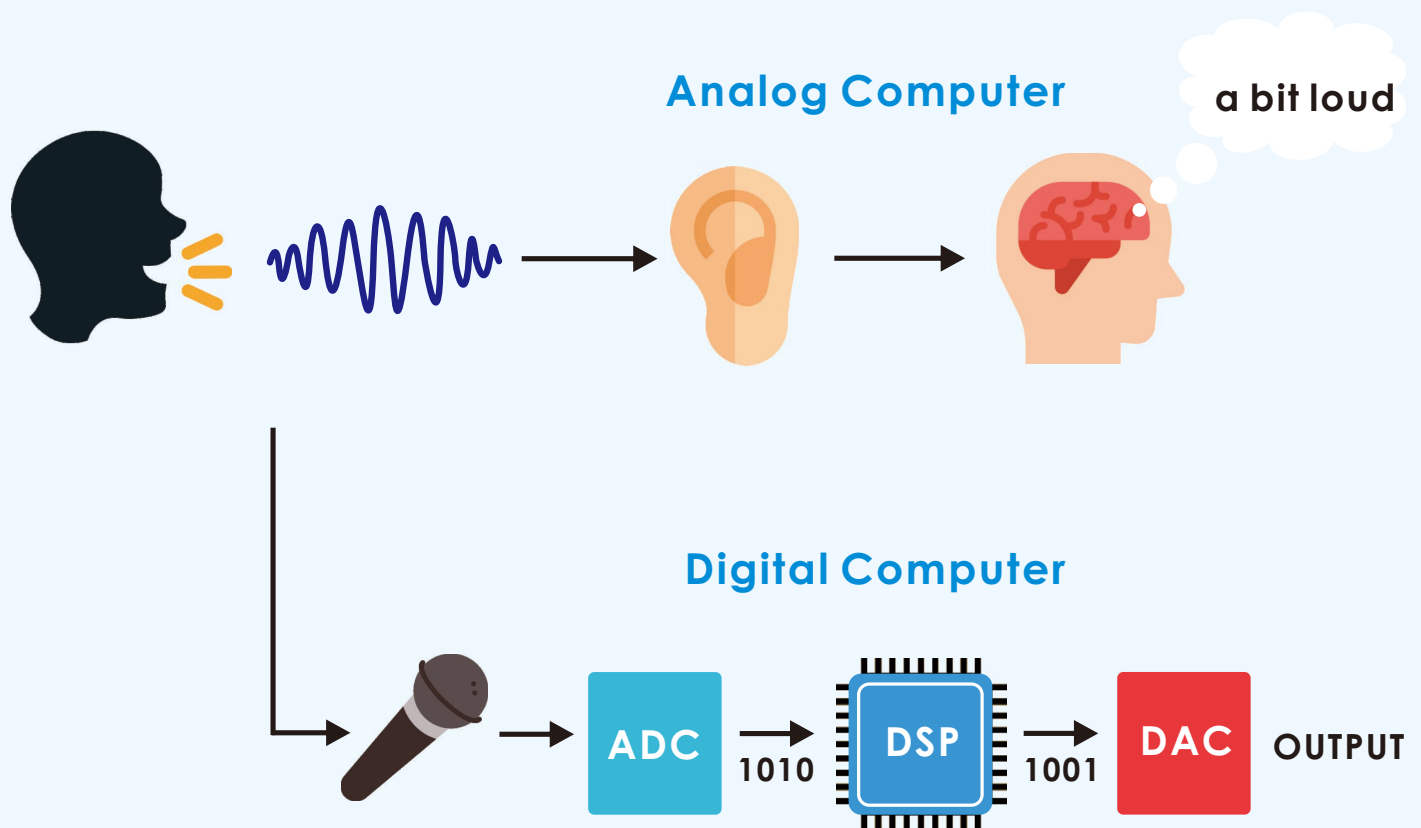
### DSP發展實驗系統

CIC-510 是一套 DSP 發展實驗系統，專為學習 DSP 硬體應用而設計，此系統結合 DSP 晶片進行訊號處理以及用於 I/O 控制的 FPGA 晶片。透過內建的 I/O 與多樣的實驗範例，可讓使用者循序漸進的學習 DSP 原理。

## 什麼是DSP?

數位訊號處理(DSP)的目的是對真實環境的資訊進行加工和處理，其設計架構是以數學運算(如加減乘除)的方式，快速地處理聲音、光線、溫度、壓力、座標位置...等環境資訊。

當環境中的類比訊號被收集後，經過轉換器(如類比數位轉換器)轉換成1和0的數位格式，接著DSP接收並快速的處理這些數位化的訊息，最後將這些數位化訊息顯示、分析出來，或轉換成其他訊號反饋回環境之中。



主機

固定模組滑軌

音頻選擇器

固定直流電源

訊號產生器

OCL放大器

揚聲器

控制單元-  
DSP訊號處理晶片

介面單元-  
FPGA I/O控制晶片

## 模組化設計：多元學習 (選購)



- 直流伺服脈衝寬度調變
- 步進馬達控制
- PLC I/O 介面
- 溫度控制
- OCL放大器

