



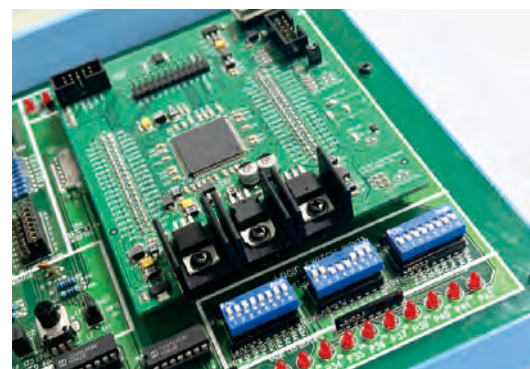
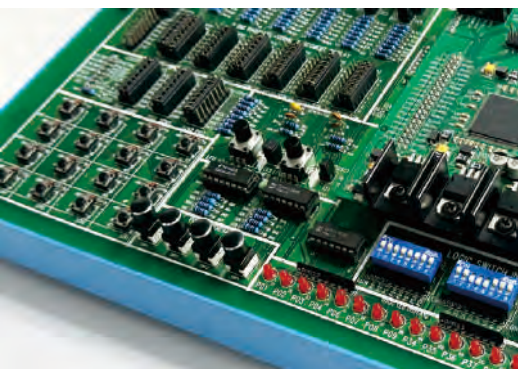
CIC-320 FPGA 數位電路發展實驗器

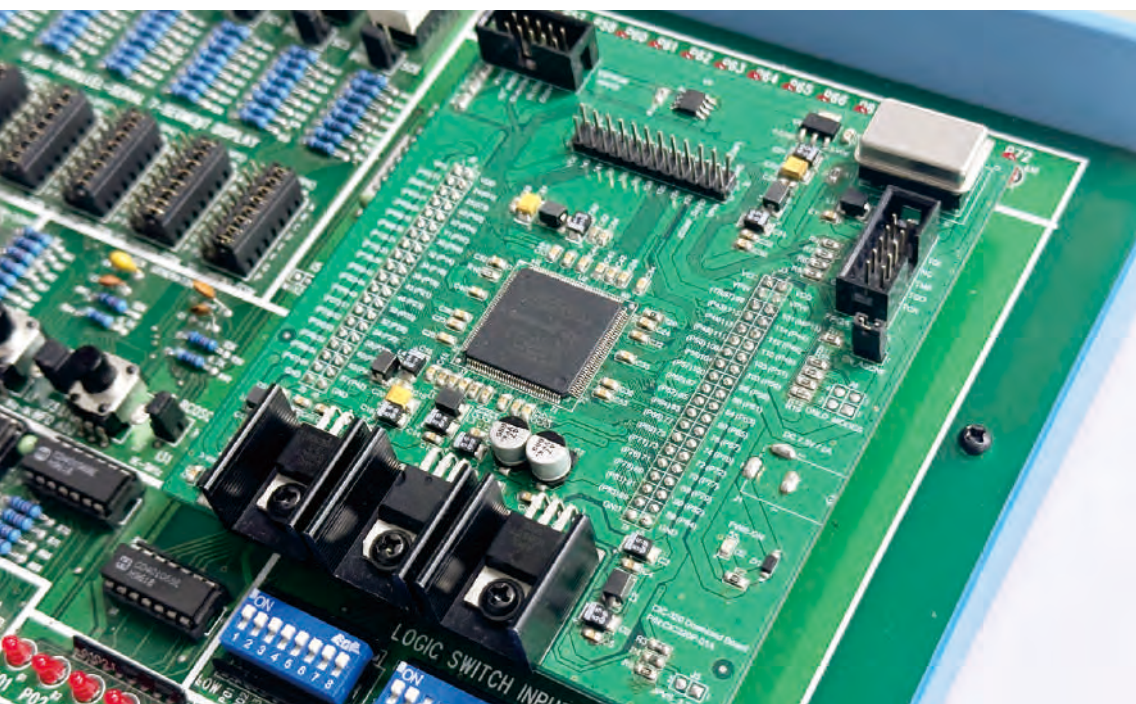
早期每個工程師在設計自己的電路時，都需要透過麵包板和一定數量的電子零件來做實驗和除錯，這樣的過程不僅浪費時間，還需要大量的費用成本。時至今日，工程師只需要透過 FPGA 的軟體對電路進行修改與操作，就能輕鬆完成電子電路設計。

因此，K&H 設計了CIC-320 數位電路發展實驗器，提供使用者學習 FPGA 的教學環境。



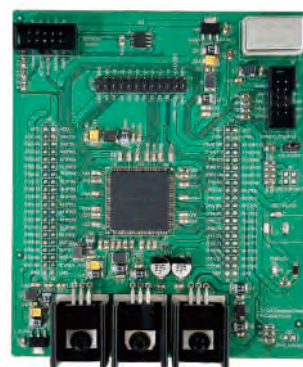
CIC-320 FPGA 數位電路發展實驗器是一套獨立的系統，包含穩定的直流電源供應器、開發板、實驗板等等。除此之外，CIC-320 還提供數位系統設計可讓使用者驗證實驗結果，使學生能有效學習數位系統設計。





下載板

- FPGA 包含超過 6000 個邏輯元件
- 內建記憶體 270 Kbits
- 4 Mbit SEEPROM
- 支援 USB 燒錄器



系統特色

- 透過 FPGA 下載板結合 Intel Quartus Lite Edition 設計軟體
- 學習 Verilog 硬體描述語言 (HDL) 開發設計數位邏輯電路，提供邏輯電路的可視化設計
- FPGA 晶片接腳可由程式設定，不必使用接線連接，可避免實驗錯誤燒毀下載板

