



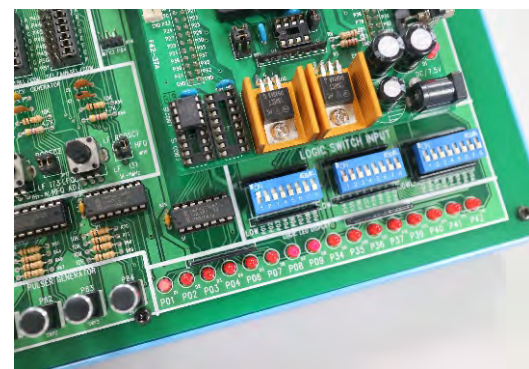
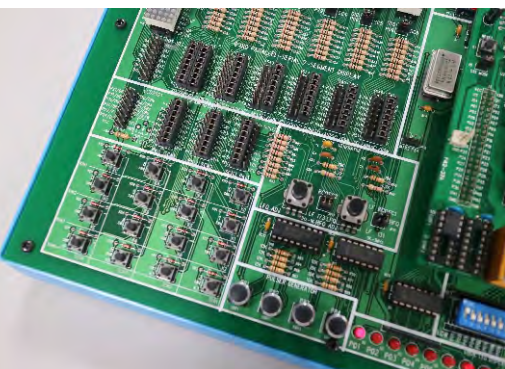
CIC-310 CPLD/FPGA 數位電路發展實驗器

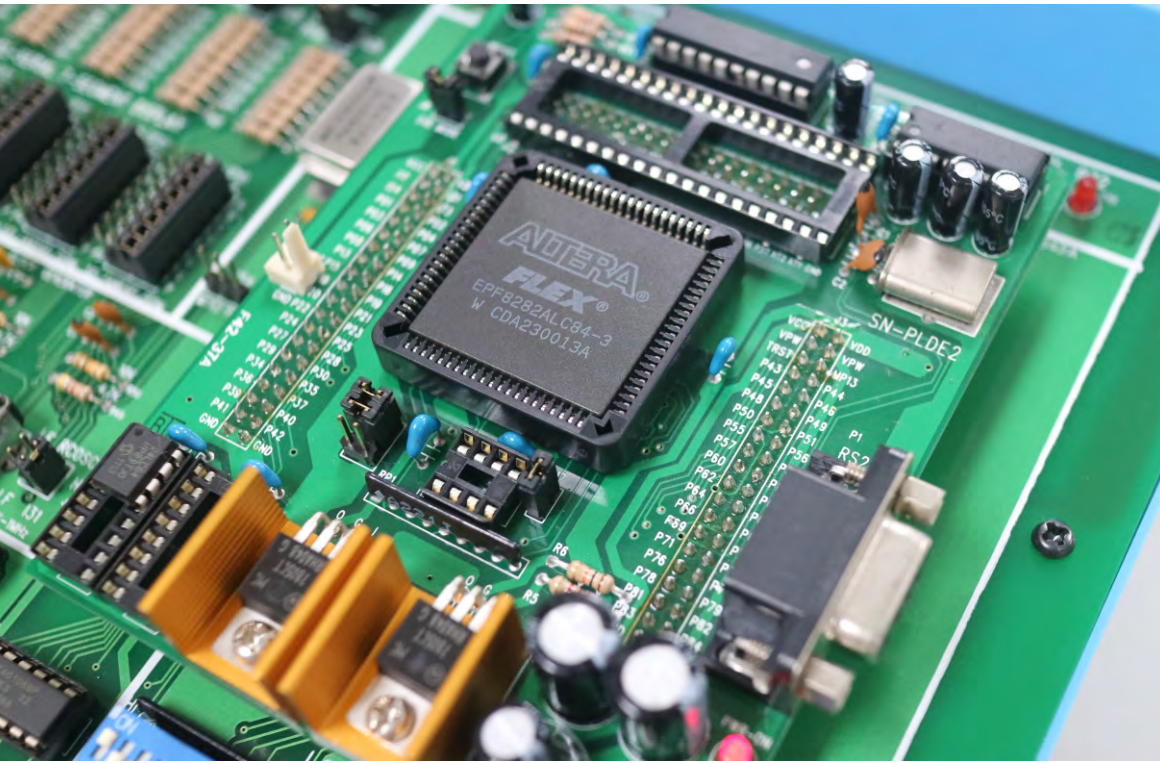
早期每個工程師在設計自己的電路時，都需要透過麵包板和一定數量的電子零件來做實驗和除錯，這樣的過程不僅浪費時間，還需要大量的費用成本。時至今日，工程師只需要透過CPLD/FPGA的軟體對電路進行修改與操作，就能輕鬆完成電子電路設計。

因此，K&H設計了CIC-310數位電路發展實驗器，提供使用者學習CPLD/FPGA的教學環境。



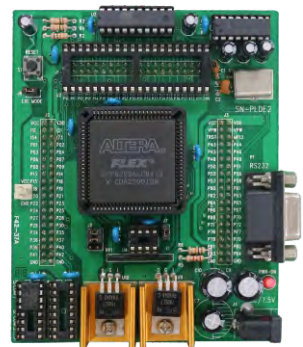
CIC-310 CPLD/FPGA數位電路發展實驗器是一套獨立的系統，包含穩定的直流電源供應器、開發板、實驗板等等。除此之外，CIC-310還提供數位系統設計可讓使用者驗證實驗結果，使學生能有效學習數位系統設計。





下載板

- FPGA具有超過2500個可控閘。且晶片裡面的SRAM可達到上百萬頻率的運行速度。
- 以ISP架構為基礎，可免費提供燒錄用的驅動器。
- 64Kbit的SEEPROM可升級到256Kbit。
- 主機上所有模組的I/O引腳都已經接上FPGA晶片引腳，使用者只需要專注在FPGA的引腳設定。



FPGA-84PIN

實驗內容

- 設計組合邏輯電路
- 設計順序邏輯電路
- 設計正反器電路
- 設計計數器和應用
- 設計ALUs和應用
- 設計編碼器/解碼器和多工器/解多工器
- 設計頻率合成器和移位暫存器
- 數位電路的生產與應用